

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 59027529 A

(43) Date of publication of application: 14.02.84

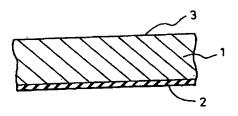
(54) FABRICATION OF SEMICONDUCTOR DEVICE WAFER

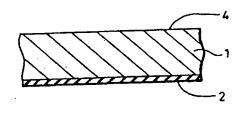
(57) Abstract:

PURPOSE: To prevent auto-doping during semiconductor device process by previously providing a nitride film at the rear side of wafer before the mirror- polishing process in order to prevent doping of diffusion impurity into the rear surface of wafer.

CONSTITUTION: A silicon nitride film 2 is formed by the reduced pressure vapor growth method using $\mathrm{NH_3}$ and $\mathrm{SiH_2Cl_4}$ as the raw materials on the surface of silicon wafer 1 before mirror-polishing process, a nitride film on the other surface is removed, the wafer surface 3 is exposed and finished like the mirror surface. In the succeeding semiconductor device fabrication process, an oxide film is formed on the finished surface 4 and impurity is selectively diffused. The nitride film 2 is being provided at the rear surface and impurity diffusion is prevented. Thereby, the auto-doping is not generated.

COPYRIGHT: (C)1984,JPO&Japio





(19) 日本国特許庁 (JP)

⑩特許出願公開

⑫公開特許公報(A)

昭59-27529

⑤Int. Cl.³
H 01 L 21/304

識別記号

庁内整理番号 B 7131-5F **3公開** 昭和59年(1984)2月14日

発明の数 1 審査請求 未請求

(全 3 頁)

20特

顧 昭57—136113

22出

願 昭57(1982)8月3日

⑩発 明 者

者 橋本正幸

東京都文京区白山5丁目35番2

号クラリオン株式会社内

⑪出 願 人 クラリオン株式会社

東京都文京区白山5丁目35番2

号

郊代 理 人 弁理士 永田武三郎

明 和 審

1. 発明の名称

半導体装置用ウエファの製造方法

2. 臀許精水の範囲

半導体ウェファの一面に窒化膜を形成したのち 他の面を鏡面に仕上げることを存敬とする半導体 装置用ウェファの製造方法。

3. 発明の詳細な説明

本発明は半導体装置を製造するのに用いられる半導体ウェファの製造法に関し、詳しくは半導体ウェファの表面を範圍仕上げする前に、凝面に競化膜を設ける半導体装置用ウェファの製造方法である。

半導体装置はウエファブロセスと呼ばれる各種の熱処理とフォトリングラフイーブロセスとによって製作される。従来、シリコンウエファを原材料としたパイポーラIC製造ブロセスのウエファブロセスにおいては次に述べるような欠点があった。

通常のパイポータIC 製造プロセスではシリコ

ンウェファを熱酸化してウエファの両面に熱酸化 膜(SiU2)を形成し、更にフォトリソグラフイー によつて裴曲 SiOz 膜の所定の 假所 に 窓を開けた 後、 As 2 U 3 や S b 2 U 3 を 拡 散 顔 と し て 埋 込 層 拡 散 が 行なわれる。このとき典面の酸化膜もフォトリソ グラフィーにおけるエッチングの工程で除去され ているためAsや8bがウエファ最而にも拡散され る。埋込廟形成後はウエファ金面の酸化膜を除去 した後エピタキシャル成長が行なわれるが、この 時異面に高濃度に拡散された不納物は外方拡散(通常オートドーピングと呼ばれる)され、問じべ ツチで処理されるウエファのエピタキシャル層中 にとり込まれ、エピタキシャル腸の比U抗のバラ ッキをもたらす原因となつている。更に、ウエフ フプロセスでは P 型あるいは N 型の不相物を次々 と学男体ウェファ袋面の所定個所に導入し熱処理 することから蟲面にも順次不細物が拡散され、久 の熱処理工程ではその不納物が外方拡散すること により、目的の不相物だけを所定領域にだけ正確 化導入することが困難であつた。この現象はウエ ファからウェファへと直接パッチ内において起るときもあり、あるいはいつたんウエファを処理するためのキャリァポートやブロセスチューブを介して起ることもあつた。

しかしながら、窒化膜をウエファみ頃だけに、

更に、本発明では窒化酸を形成したのちにウエファ表面の鏡面仕上げを行なうことから、 ウエファ表面の酸化酸等の損傷を考えずに窒化酸の形成ができるので、 選化製の形成方法の範囲が広がるとともに工数を下げることができる。

また、一般にウェファ製造部署乃至工場と半導体製量製造部署乃至工場とは異なることから、裏面に最化膜が形成されたウェファをウェファブロセスの出発材料として用いられることは半導体装置製造者にとつてブロセス設計を容易にするとい

本発明の目的は、半導体装置プロセス中オート ドービングの起らない半導体ウエファの製造方法 を提供するにある。

本発明は拡散用不純物がウェファ & 面にドープするのを防止するためにウェファの鏡面 仕上げの 工程前にあらかじめウェファの & 面に 盤 化 艇 を 設 けておくことを特徴とする 半 準 体 装 限 用 ウェファ の 製 進 方 法 で ある。

本発明では、ウエフアの製造に厳し、それも衰

うノリントがある。

以下に、本発明の一與施例を創1図乃至第2図 に基づいて説明する。

総面仕上前のシリコンウエファ 1 の級而に、例えば Nis と Sili2C84 を原料とした破圧化学気相成 及法によりシリコン 盤化膜 2 を形成し、一方の表面の窓化膜を周知の方法で除き、ウエファ表面 3 を開出する。次に露出したウエファ表面 3 を発出する。次に露出したウエファ表面 3 を発したける。第 2 図4 は鏡 通 一上げる。第 2 図4 は鏡 適 位上 けした 表面 6 仮 化 膜が形成 されたり、不 和 物 が 選 化 膜 で は たりする。 この 鍵 化 膜 で は 段 されたり する。 この 鍵 化 膜 に は 攻 立れたり けられたままである。 この 鍵 化 膜 に は 攻 立っ ア 1 の 処面に 不 純物 の 拡 散 されるの は 防げ、 当然オートドーピングは 生じない。

以上本発別によれば比較的容易な方法でオート ドーピングを防ぐことができ、敵梁上利用価値が 様めて高い。

本発明の東痛例では形成法及び除去法の容易さから疑化原について説明したが酸化膜と非酸系の

エッチャントに対し選択性があり、かつ不純物の 拡散係数が非常に小さいとか、不純物が拡散され た部分のみ容易に除去される材料であれば利用す ることができる。

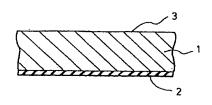
4. 図面の簡単な説明

第1図乃至第2図は本発明の実施例の説明図で、 設化膜形成過程を示している。

図に於いて、1はシリコンウエファ、2は38化 膜、3はウェファ表面、4は鏡面仕上げしたウエ ファ表面である。

契用新奖登録出離人クラリオン株式会社代理人 弁理士 永 田 武 三 郎

第1图



第2图

